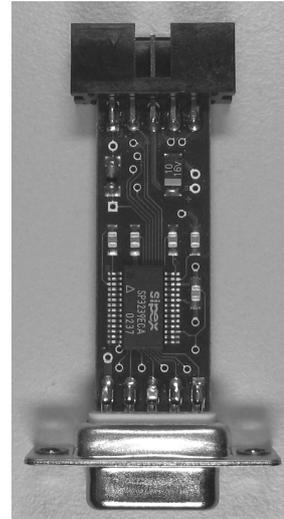
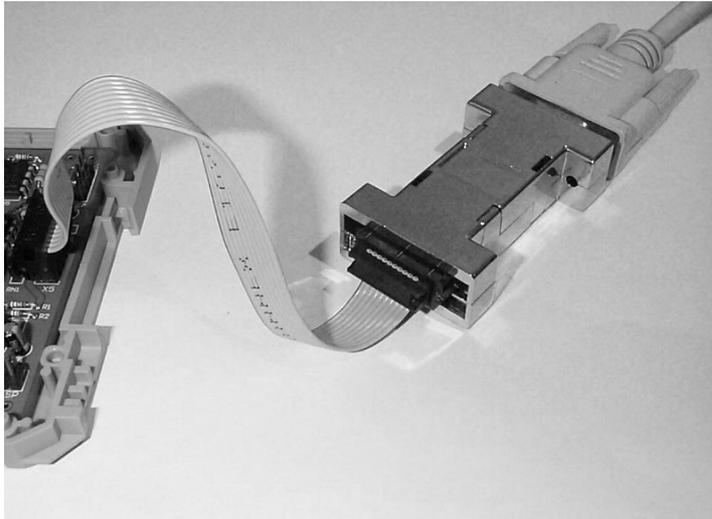




LVTTTL/RS232 Pegelkonverter

Debug Adapter für serielle Prozessignale

Version 1.0 de
07.01.2016



Pegelwandler zwischen Mikrokontroller und PC

Beim LVTTTL/RS232 Debug Adapter handelt es sich um einen Pegelwandler zur Umsetzung von Signalen aus Mikroprozessor- oder Digitalschaltungen in RS232 konforme Signale. Waren früher nur 5V-TTL Signale üblich, so findet sich heute in den meisten Schaltungen eine Versorgungsspannung von 3,3V oder sogar niedriger.

Die Elektronik wird aus der digitalen Schaltung mit Spannung versorgt und stellt sich automatisch auf das notwendige Konvertierungsverhältnis ein. Der mögliche Versorgungsspannungsbereich von 2,7V bis 5,5V deckt die üblichen Logikpegel ab und konvertiert diese auf RS232-konformes Niveau. Das DTR Signal kann optional für einen Reset des Zielsystems genutzt werden.

Der Konverter ist in einem Kunststoffgehäuse untergebracht. Die digitalen Logiksignale stehen an einem 10-poligen Pfostenstecker für Flachbandkabel oder individuellen Anschluss zur Verfügung, die RS232-Signale führen auf eine 9-polige Buchse mit Standardbelegung zum direkten Anschluss an die serielle Schnittstelle eines üblichen PC oder an ein RS232-USB-Adapterkabel.

Unterstützte Signale und Pinbelegung:

RS-232 DB9 fem.	IO DIR	Funktion aus PC-Sicht	Bemerkung	10-pol RM 2.54
1	←	DCD		3
2	←	RXD		6
3	→	TXD		8
4	→	DTR	Resetfunktion (Open Collector)	1
5		GND	Signalmasse (0V)	10
6	←	DSR	immer aktiv	
7	→	RTS		9
8	←	CTS		7
9	←	RING	immer inaktiv	
Versorgung +3,0V...5,0V ±10%				5

Der Konverter wurde speziell für den Einsatz im Entwicklungsbereich konzipiert, ist RoHS konform und entspricht den gültigen EMV-Richtlinien der EU.